

Claudio Salati

CURRICULUM

Novembre 2014

indice

| | | |
|--------|---|----|
| 1. | Curriculum universitario | 2 |
| 1.1. | Universita' di Bologna | 2 |
| 1.2. | New York University..... | 2 |
| 1.3. | Stanford University..... | 2 |
| 2. | Curriculum professionale | 3 |
| 2.1. | Attivita' in Telettra..... | 3 |
| 2.2. | Attivita' in Sarmont, Italtel/Siemens..... | 4 |
| 2.3. | Attivita' Professionale Autonoma..... | 5 |
| 3. | Attivita' di Ricerca Finanziata | 6 |
| 4. | Attivita' didattica | 7 |
| 4.1. | Corsi universitari | 7 |
| 3.2. | Corsi aziendali | 7 |
| 5. | Seminari | 9 |
| 6. | Bibliografia e pubblicazioni | 10 |
| 6.1. | Riviste, Libri, Congressi..... | 10 |
| 6.1.1. | Riviste internazionali..... | 10 |
| 6.1.2. | Riviste nazionali | 10 |
| 6.1.3. | Congressi internazionali | 10 |
| 6.1.4. | Congressi nazionali..... | 11 |
| 6.1.5. | Online | 11 |
| 6.1.6. | Libri | 11 |
| 6.1.7. | Altro..... | 11 |
| 6.2. | Rapporti Tecnici | 11 |
| 7. | Miscellanea..... | 12 |
| 7.1. | Corsi Avanzati di Specializzazione e corsi manageriali..... | 12 |
| 7.2. | Concorsi Pubblici | 12 |
| 7.3. | Attivita' di Servizio..... | 12 |

1. Curriculum universitario

1.1. Università di Bologna

1. Esami di profitto superati: 30 (esame addizionale: Fisica Atomica);
Media esami: ~30, con 16 Lodi;
2. Aprile 1977: *Laurea in Ingegneria Elettronica* con il voto di 100/100 e Lode, con tesi di laurea sull'interfacciamento di un microprocessore ad alcuni dispositivi periferici;
3. *Premio di Laurea Gaetano Barbieri* per i più meritevoli laureati dell'Università di Bologna da parte della Federazione Nazionale dei Cavalieri del Lavoro (Gruppo Emiliano);
4. Stage durante il periodo:
 - 1974, per 2 mesi, presso IBM Holland, Amsterdam;
 - 1976, per 1 mese, presso Italtel (allora SIT-Siemens), Milano.

1.2. New York University

Settembre 1980 - Giugno 1981:

1. Graduate Student e *Graduate Assistant* presso il Department of Computer Science, Courant Institute of Mathematical Sciences;
2. La posizione è ottenuta attraverso una *borsa di studio* del programma intergovernativo Italia-USA (programma Fulbright-Hays) di scambi culturali, ma è offerta direttamente da NYU;
3. *Superamento degli esami scritti per il Ph.D.* (written comprehensive examination, 3 sezioni, con votazione A; sezioni scelte: programmazione, informatica teorica, algoritmi di base).
4. Corsi di Teoria della Computazione e Linguaggi Formali, Fondamenti di Informatica, Linguaggi di programmazione.

1.3. Stanford University

Settembre 1981 - Giugno 1982:

1. Graduate Student presso il Department of Computer Science di Stanford University grazie ad una *borsa di studio della Rotary Foundation*;
2. Diploma di *Master of Science* in Computer Science: Computer Engineering (MS CS:CE).
3. Corsi di Matematica Discreta e Combinatoria, Compilatori, Sistemi Operativi, Sistemi Distribuiti.

2. Curriculum professionale

Dal Maggio 1978 fino al Giugno 1992 ho lavorato in **Telettra**, presso il Laboratorio di Bologna, salvo il periodo trascorso presso Università negli Stati Uniti.

Al termine di questo periodo ricopro la posizione di **responsabile del Laboratorio Reti di Calcolatori**.

Nel Giugno 1992 ho contribuito alla fondazione della **Sarmont** srl, una società di informatica del gruppo Progres-Sistemi, specializzata nella progettazione di sistemi di telecomunicazioni (hardware, software, ASIC) e orientata alla collaborazione con Italtel. In questa azienda ho occupato la posizione di **Direttore della Ricerca e Sviluppo**.

Dall'1 Gennaio 1994 Sarmont è stata assorbita da **Italtel**, ed è diventata un Laboratorio della Business Unit Trasmissioni (**BUTR**), continuando sostanzialmente le sue precedenti attività, salvo quelle di progettazione di hardware e di ASIC. In seguito allo scorporo di Italtel a fine 1999 il laboratorio di Bologna è diventato parte della Business Unit CrossConnect di Siemens.

L'attività predominante del Laboratorio è costituita dalla realizzazione di applicazioni TMN (Telecommunication Management Network), sia lato sistemi di gestione che lato apparati.

Le mie **responsabilità in Siemens** possono essere così riassunte:

- supervisione tecnica di tutte le attività di progetto del Laboratorio di Bologna;
- responsabile delle reti di calcolatori (in particolare OSI) e dei supporti di programmazione per le applicazioni TMN per tutta la BUTR;
- responsabile della system architecture TMN.

Nonostante che, con il passare del tempo, io sia venuto ad occupare ruoli sempre più gestionali non ho mai dovuto rinunciare a contribuire direttamente anche alla fase realizzativa dei progetti in cui sono stato coinvolto.

Nell'Aprile 2004 il Laboratorio di Bologna di Siemens è stato acquisito da Datalogic. Qui, dopo essere stato responsabile dello sviluppo SW nella B.U. USS di Datalogic Automation sono diventato responsabile R&D della B.U. Transportation & Logistic.

Tra le mie attività in Datalogic si possono citare la realizzazione di applicazioni web e di tunnel http per internet e la definizione di una architettura di rete real-time basata su Ethernet standard.

Dal Marzo 2011 lavoro in **T3LAB** (Consorzio per Trasferimento Tecnologico tra Università di Bologna e Unindustria Bologna) come **responsabile del progetto vialab**, un laboratorio nato nell'ambito della ricerca finanziata dalla Regione Emilia-Romagna, si occupa della machine vision applicata al mondo della automazione industriale.

Dopo la fine del progetto vialab sono diventato **coordinatore tecnico** di T3LAB. In T3LAB mi sono occupato di sistemi embedded, connettività, sistemi operativi, accelerazione HW dell'elaborazione tramite FPGA, visione artificiale, realtà aumentata, applicazioni mobili distribuite sul web.

2.1. Attività in Telettra

Questa attività si è configurata in modo prevalente come lavoro di progetto e di gestione della progettazione.

Nel 1988-89 sono stato responsabile tecnico del progetto **SITRED** per ENEL. SITRED è il sistema di comunicazione per l'automazione della distribuzione ENEL, che prevede l'interconnessione di sistemi di gestione nei Centri di Zona con apparati situati nelle cabine di trasformazione AT/MT e MT/BT, e con i contatori di utenti MT e BT per il telecontrollo della rete e la telegestione dell'utenza.

I progetti quadro cui ho collaborato con livelli di responsabilità crescenti sono i seguenti:

- UGMM: Unita' di Governo MultiMicroprocessore per centrali di commutazione (1978-79);
- SLN: Stadio di Linea Numerico per centrali di commutazione Pubbliche (1979-80);

- AE: Autocommutatore Elettronico, Centrale di transito privata con alcune prestazioni di PABX (1982-85, con sviluppi fino al 1987);
- NSC/TT: Nuovo Sistema di Comunicazione Terra-Treno per F.S. (1986-1989);
- SITRED: Sistema Integrato di Trasmissione per Reti Elettriche di Distribuzione per ENEL (1988-1992);
- Apparati di trasmissione della Gerarchia Sincrona (SDH): sistema di comunicazione per la gestione degli apparati (1991-1992).

Nel contesto di queste attivita' ho affrontato in particolare i seguenti temi:

- Sistemi Operativi:
 1. esecutivi real-time concorrenti, mono- e multiprocessore, per diversi microprocessori, e con alto grado di configurabilita';
 2. porting di Unix su hardware proprietario basato su Intel 80386;
- Reti di Calcolatori ed Elaborazione Distribuita:
 1. TCP/IP con interfaccia socket, derivato dal networking di Unix BSD4.3, e postato su diverse architetture HW e diversi sistemi operativi real-time;
 2. livello pacchetto (PLP) X.25 con funzione di packet switching. Il livello di rete realizzava una internetwork basa sulla strategia dell'armonizzazione hop-by-hop e che incorporava anche sottoreti LAN IEEE 802.2 in classe 2;
 3. data link standard e proprietari, punto-punto e multipunto. Tra gli altri:
 - HDLC NRM, configurabile sia funzionalmente che rispetto all'ambiente operativo (processore, compilatori C, esecutivi real-time commerciali);
 - IEEE 802.2 in classe 2 per rete locale;
 - Ethernet;
 - SLIP;
 4. interfacce di comunicazione tra processi per elaborazione distribuita.
- Applicazioni distribuite:
 1. diagnosi e supervisione di calcolatori in rete;
 2. terminale remoto.
- Strumenti di Programmazione:
 1. compilatore Pascal per Z8001;
 2. compilatori per logiche programmabili (PROM, PAL, quest'ultimo con ottimizzazione dell'espressione somma di prodotti);
 3. macroprocessori, linker, loader e convertitori di formato.

2.2. Attivita' in Sarmont, Italtel/Siemens

- Realizzazione di multiplex flessibili di diverse dimensioni (hardware e software).
- Realizzazione di un gate array per apparati della gerarchia di trasmissione sincrona e di una scheda per la realizzazione della trasformata rapida di Fourier per HDTV digitale.
- Acquisizione dei supporti OSI Marben per la Telecommunication Management Network e port dello stack OSI Marben sia in ambiente proprietario Italtel che su Unix. Interfacciamento dello stack OSI con diverse sottoreti e implementazione della sottorete PPP.
- Adattamento all'interfaccia programmatica dello stack Marben portato sia su Unix che in ambiente proprietario Italtel di una piattaforma CSELT per la certificazione dei protocolli di presentazione, ACSE, ROSE, CMISE.

- Definizione dell'architettura per il software dell'interfaccia TMN per gli apparati della gerarchia sincrona e implementazioni di parti significative di essa.
- Realizzazione di un emulatore di Manager/Agent TMN relativo al modello informativo per la gerarchia di trasmissione sincrona, ma adattabile anche a diversi modelli informativi.
- Definizione e implementazione di un sistema di comunicazione tra processi in ambiente Unix comprendente il supporto del layer di presentazione.
- Definizione dell'interfaccia di gestione e dell'architettura dei sistemi di gestione (EM e LCT) per gli apparati SDH di seconda generazione realizzati da Italtel.
Integrazione di questi sistemi di gestione nell'architettura di gestione di rete Siemens attraverso protocollo OpenCorba.
- Definizione dell'interfaccia di gestione Network Manager-Element Manager per gli apparati SDH e WDM della rete di trasporto TelecomItalia.
- Definizione dell'architettura di un sistema di gestione per apparati WDM di Siemens.

2.3. Attivita' Professionale Autonoma

In passato ho svolto saltuariamente attivita' libero professionale, anche con aziende come Compaq.

3. Attivita' di Ricerca Finanziata

- CNR, Progetto Finalizzato Informatica (1), Obiettivo *MUMICRO*, Sottoprogetto P1;
 1. periodo: 1983-84;
 2. Definizione del formato del codice oggetto rilocabile, e progetto di un generatore di codice per il compilatore della linea di programmazione multiprocessore MML.
- ESPRIT, Progetto 874 *Concordia*:
 1. "An Integrated Environment to Support Construction and Operation of Reliable Distributed Applications";
 2. periodo: 1986;
 3. Studio di architettura.
- ESPRIT, Progetto 818 *Delta-4*:
 1. "Definition and Design of an Open Dependable Distributed System Architecture";
 2. periodo: 1987-88;
 3. Progetto continuazione di "Concordia", prototipo delle idee li' sviluppate in un ambiente distribuito aperto (stile ECMA-DASE, su S.O. Unix).
- CNR, Progetto Finalizzato Robotica, Obiettivo 2A *ERMIA*:
 1. "Architetture Multiprocessore per il Governo dei Robot";
 2. periodo: 1989-91.
- E' stata accettata una richiesta di finanziamento presentata da Sarmont nell'ambito del progetto Europeo MEPI (ENEA-CSATA) per la realizzazione di un ASIC CMOS: l'assorbimento da parte di Italtel ha reso impossibile la partecipazione al programma ma ha comunque consentito la realizzazione del progetto.
- Regione Emilia-Romagna, Progetto "Dai distretti produttivi ai distretti tecnologici":
 1. vialab, "Laboratorio per la Visione Industriale Applicata";
 2. periodo: dal Marzo 2011 al Novembre 2012
- Regione Emilia-Romagna, Progetto "Distretti 2":
 1. Tutor tecnico di diversi progetti;

4. Attivita' didattica

4.1. Corsi universitari

1. *Professore a Contratto* (titolare) del corso di *Reti di Calcolatori* presso la II Facolta' di Ingegneria dell'Universita' di Bologna, Laurea Triennale in Ingegneria Informatica, per gli a.a. dal 2003-04 al 2013-2014;
2. *Professore a Contratto* (titolare) del corso di *Algoritmi Avanzati* (in precedenza *Algoritmi e Strutture dati II*) presso la Facolta' di Scienze MM.FF.NN. dell'Universita' di Ferrara, Laurea Specialistica in Informatica, per gli a.a. dal 2002-03 al 2008-209;
3. *Professore a Contratto* (titolare) del corso di *Algoritmi e Strutture Dati* presso la Facolta' di Scienze MM.FF.NN. dell'Universita' di Ferrara, Laurea Triennale in Informatica, per l'a.a. 2001-02;
4. *Professore a Contratto* (titolare) dei corsi di *Informatica Industriale e Laboratorio di Informatica* presso la Facolta' di Ingegneria dell'Universita' di Bologna, Diploma Universitario in Ingegneria Informatica e Automatica, per gli a.a. 2000-01 e 2001-02 (in effetti un corso su Sistemi di Gestione di Reti);
5. *Professore a Contratto* (titolare) del corso di *Linguaggi e Traduttori* presso la Facolta' di Ingegneria dell'Universita' di Bologna, Diploma Universitario in Ingegneria Informatica e Automatica, per gli a.a. dal 1994-95 al 1999-2000;
6. *Professore a Contratto* (titolare) del corso di *Fondamenti di Informatica II* presso la Facolta' di Ingegneria dell'Universita' di Ferrara, Corso di Laurea in Ingegneria Elettronica, per gli a.a. 1991-92, 1992-93, 1993-94;
7. *Professore a Contratto* del corso integrativo di *Linguaggi per Applicazioni Speciali* presso la Facolta' di Ingegneria dell'Universita' di Parma, Corso di Laurea in Ingegneria Elettronica, per l'a.a. 1990-91.

Al corso si e' svolto nell'ambito di quello di Sistemi per l'Elaborazione dell'Informazione, e ha presentato l'infrastruttura di supporto applicativo della pila OSI e gli strumenti disponibili in questo contesto per il supporto di programmi di rete (compilatori ASN.1 e operazioni remote).

8. *Professore a Contratto* (titolare) del corso di *Linguaggi e Traduttori* presso la Facolta' di Ingegneria dell'Universita' di Parma, Corso di Laurea in Ingegneria Elettronica, per l'a.a. 1989-90;

3.2. Corsi aziendali

1. T3LAB: *Linux APIs and device drivers*, durata 2 giorni.
In collaborazione con Silica e Xilinx.
2. Italtel/Siemens: *Linguaggi e Supporti per la Programmazione Distribuita e la Telecommunication Management Network (TMN)*, durata 5 giorni.
Argomenti trattati: ASN.1 e Livello di Presentazione, RO-notation e RPC, CMISE, TMN, GDMO e supporti per l'applicazione TMN, il modello informativo per la descrizione di apparati trasmissivi della gerarchia sincrona.
3. Italtel/Siemens: *L'interfaccia di gestione Q-ETSI-EM per la gestione delle reti SDH*, durata 4 giorni.
Gli standard ITU e ETSI per la gestione delle reti SDH.
4. Telettra, corsi CEE-Regione Lombardia di qualificazione e riqualificazione professionale (per diversi anni): *Tecniche di Programmazione*, durata 5 giorni.

Argomenti trattati: strumenti di sviluppo per il software, il linguaggio Pascal ed il suo run-time environment, strutture dati di base, metodi formali di programmazione, architettura degli elaboratori

5. Seminari

1. N. Bettin, C. Salati: *Zynq for all*, XILINX, Milano, Italia (Giugno 2014).
2. C. Salati: *Un toolkit CAD-based per lo sviluppo di applicazioni di realtà aumentata per l'assemblaggio*, ARinER - La Realtà Aumentata in Emilia-Romagna, Bologna, Italia (Novembre 2013).
3. C. Salati: *Ethernet e altre storie*, Standard Ethernet for Industrial Applications, in collaborazione con AVNET Memec e MICREL, Bologna, Italia (Dicembre 2012).
4. M. Viti, E. Primo, N. Bettin, C. Salati: *Asymmetric MultiProcessing and application specific CoProcessing in machine vision*, VISION 2012, Stoccarda, Germania (Novembre 2012).
5. S. Giardino, F. Gori, C. Salati: *VIALAB machine vision benchmark: preliminary results*, ANIPLA - SAVE, Verona, Italy (Ottobre 2012).
6. S. Giardino, F. Gori, C. Salati: *Machine vision benchmarking*, ANIPLA - COMPUTER VISION 2012, Milano, Italy (Giugno 2012).
7. C. Salati: *L'utilizzo dei sistemi di visione nella filiera dell'automazione in Emilia-Romagna*, ANIPLA - COMPUTER VISION 2012, Milano, Italy (Giugno 2012).
8. Tecnopadova e SERC (Software Engineering Research Center, Purdue University),
 - Master in Software Engineering,
 - 11 Aprile 1995:
 - seminario-lezione: *Metodi e Strumenti per la Progettazione di Software per Telecomunicazioni*.
9. Università di Ferrara, Facoltà di Scienze Matematiche, Fisiche e Naturali,
 - Scuola Diretta a Fini Speciali in Informatica,
 - 7 Maggio 1992:
 - seminario-lezione: *Introduzione alla Programmazione a Oggetti*.
10. ASSI, Associazione Specialisti Sistemi Informativi, Bologna,
 - giornata di studio su "Evoluzione della programmazione, tecniche e raffronti",
 - 23 Gennaio 1991:
 - seminario: *Object-Oriented design and programming*.
11. CNR, Roma,
 - 1. Convegno Progetto Finalizzato Robotica, 13-15 Febbraio 1990:
 - "Architetture Parallele per Applicazioni Robotiche".
12. Politecnico di Milano, Facoltà di Ingegneria,
 - Programma di Istruzione Permanente Anno 1984/85,
 - corso di "Compileri ed Interpreti: Tecniche di Progetto ed Applicazioni",
 - 21-25 Ottobre 1985:
 - lezione su compilazione di circuiti logici e silicon compilers.
13. Politecnico di Milano, Dipartimento di Elettronica,
 - 16 Maggio 1984:
 - seminario: *Strumenti evoluti per la progettazione di circuiti combinatori con logiche programmabili*.

6. Bibliografia e pubblicazioni

6.1. Riviste, Libri, Congressi

6.1.1. Riviste internazionali

- [1.1] D. Fiorini, M. Chiani, V. Tralli, C. Salati: *Can we trust in HDLC?*, ACM Computer Communication Review, Vol. 24, No. 5, Ottobre 1995.
- [1.2] M. Bottazzi, C. Salati: *A hierarchical approach to systems with heterogeneous real-time requirements*, The Journal of Real-Time Systems, Vol. 3, pagg. 149-163, Kluwer Academic Publishers, 1991.
- [1.3] C. Salati: *An improved persistent CSMA algorithm without collision detection*, ACM Computer Communication Review, Vol. 20, No. 5, Ottobre 1990.
- [1.4] G. Micheletti, C. Salati: *A low cost distributed architecture for telecommunication systems*, IEEE Micro, Vol. 7, No. 5, Ottobre 1987.

6.1.2. Riviste nazionali

- [2.1] S. Giardino, F. Gori, C. Salati: *VIALAB machine vision benchmark: preliminary results*, Automazione e Strumentazione, Aprile 2013.
- [2.1] C. Salati, M. Benedetti: *Sistemi di visione per l'automazione industriale*, Automazione Integrata, Novembre 2012.
- [2.1] C. Salati, M. Benedetti: *I sistemi di visione aiutano l'automazione*, Automazione e Strumentazione, Aprile 2012.
- [2.1] C. Salati, D. Fiorini: *Standard Ethernet as the communication bus in transportation and logistics applications*, Automazione e Strumentazione, Aprile 2011.
- [2.2] C. Salati, D. Fiorini: *Standard Ethernet in real-time, industrial applications*, Automazione e Strumentazione, Ottobre 2010.
- [2.3] D. Fiorini, M. Nanni, C. Salati: *Servizi di comunicazione, modalita' di implementazione, e prestazioni in una LAN: uno studio sperimentale*, Alta Frequenza - Rivista di Elettronica, Vol. III, No. 3, Luglio-Settembre 1991.

6.1.3. Congressi internazionali

- [3.1] P. Iaccarino, C. Salati, G. Torresi: *A solution for the transmission and communication over electric power distribution networks in support of automation applications*, 2nd Int. Congress on Energy, Environment and Technological Innovation, Roma, Italia (1992).
- [3.2] M. Bottazzi, C. Salati: *Processes, threads, parallelism in real-time systems*, IEEE CompEuro '91 Conference, Bologna, Italia (1991).
- [3.3] C. Salati: *An analysis of collisions in 1-persistent CSMA and a simple yet effective method to reduce them*, 3rd IEE Conference on Telecommunications, Edimburgh, U.K. (1991).
- [3.4] L. Compagnoni, S. Manservigi, G. Micheletti, C. Salati: *Implementation and evaluation of a low cost LAN*, CAA'88 Computers and Factory Automation, Torino, Italia (1988).
- [3.5] A. Corradi, L. Leonardi, C. Salati: *Availability by replication in embedded distributed systems*, SARSS'87 Safety and Reliability Society Symp., Manchester, U.K. (1987)
[pubblicato in *Achieving Safety and Reliability with Computer Systems*, B.K. Daniels ed., Elsevier Applied Science, 1987].
- [3.6] M. Boari, M. Ciccotti, A. Corradi, C. Salati: *An integrated environment to support construction and operation of reliable distributed applications*, Int. Conf. on Parallel Processing and Applications, L'Aquila, Italia (1987).

[pubblicato in *Parallel Processing and Applications*, E. Chiricozzi and A. D'Amico ed., Elsevier Science Publishers B.V. - North Holland, 1988].

- [3.7] A. Corradi, C. Salati, N. Speirs: *A reliable telecontrol application built on a fault tolerant distributed system*, IASTED Int. Conf. on Reliability and Quality Control, Paris, France (1987).
- [3.8] A. Corradi, C. Salati: *A software construct for fault tolerant applications*, IASTED Int. Conf. on Computers and their Applications for Development, Taormina, Italy (1986).
- [3.9] M. Ciccotti, M. Papa, C. Salati: *Emmet: the kernel of the multimicroprocessor operating system for a small local exchange*, Euromicro'80, London, U.K. (1980).

6.1.4. Congressi nazionali

- [4.1] A. Corradi, L. Leonardi, C. Salati: *Affidabilità nei sistemi real-time: il progetto Concordia*, AICA'87, Trento, Italia (1987).
- [4.2] C. Salati: *COIN: un nucleo per l'implementazione del concetto di coroutine concorrente*, AICA'80, Bologna, Italia (1980).
- [4.3] G. Neri, R. Cucchiara, C. Salati, S. Congiu: *Architetture distribuite per il governo del robot*, 2. Convegno CNR P.F. Robotica, Milano (1991).

6.1.5. Online

- [5.1] C. Salati: *A general purpose transport service based on the HTTP infrastructure, and its API*, ACM CCR online (Gennaio 2011).

6.1.6. Libri

- [6.1] F. de Luigi, C. Salati: *Fondamenti di Informatica - Esercitazioni*, Gabriele Corbo Editore, Ferrara-Roma (1993).

6.1.7. Altro

- [7.1] N.A. Spiers, A. Corradi, C. Salati: *Robust Objects in Concordia*, MARI Technical Report Series, Report No. 1, Maggio 1988.
- [7.2] C. Salati, U. Fabbri: *Producing good quality code in a single pass code generator*, in "MML: linea di programmazione per sistemi multiprocessore", CNR-PFI, Gennaio 1985.

6.2. Rapporti Tecnici

1. *A case study of X.25 internetworking with hop-by-hop harmonization*, Rapporto tecnico Telettra BO-91-02, Gennaio 1991.
2. *Esprit Concordia: An Integrated Environment to Support Construction and Operation of Reliable Distributed Applications - Final Report*, Novembre 1986.
3. *Esprit Delta-4: Technical Report on Passive replicates Model*, Agosto 1987.
4. *Esprit Delta-4: Technical Report from the Study of RSR and MCS with respect to the Passive Standby Paradigm*, Agosto 1987.
5. *Esprit Delta-4: An Assesment of the Active-Standby Replication Paradigm. with respect to MCS*, Ottobre 1987.
6. *Esprit Delta-4: Passive Replicates in Delta-4: The Communication Manager Interfacing Deltase and MCS*, Maggio 1988.
7. *Esprit Delta-4: Specification of Language Extensions for the Passive Standby Demonstrator*, Marzo 1988.

7. Miscellanea

7.1. Corsi Avanzati di Specializzazione e corsi manageriali

- 2.a edizione di *An advanced course on distributed systems* nella sessione Bologna'90.
- *La programmazione ad oggetti ed il linguaggio Eiffel*, di Bertrand Meyer.
- Corso interno Telettra (realizzato da una società specializzata) sul kernel Unix, orientato alla realizzazione di driver e al port di Unix su diverse piattaforme.
- Corsi sull'evoluzione delle reti di telecomunicazione e sull'integrazione con le reti IP.

7.2. Concorsi Pubblici

Nel giugno 1984 nominato vincitore di un concorso per Ricercatore presso la Facoltà di Ingegneria dell'Università di Padova (area 103, Informatica) cui avevo partecipato nel Febbraio-Marzo 1983.

Diverse considerazioni hanno tuttavia portato alla rinuncia a tale posizione.

7.3. Attività di Servizio

Ho prestato servizio come

- **membro del TC57 WG07 della IEC** (International Electrotechnical Commission);
- referee di una rivista internazionale;
- relatore di diverse tesi di laurea in ingegneria elettronica presso la facoltà di Ingegneria dell'Università di Bologna.

- Il sottoscritto acconsente, ai sensi del D.Lgs. 30/06/2003 n.196, al trattamento dei propri dati personali.
- Il sottoscritto acconsente alla pubblicazione del presente curriculum vitae sul sito dell'Università di Ferrara.

Bologna, 13 novembre 2014 Claudio Salati